



美光與 Rambus、Northwest Logic、Avery Design 為次世代應用提供全面性的 GDDR6 解決方案

包括 ASIC 及 FPGA 適用的記憶體、PHY、控制器和驗證 IP 等全面性解決方案，讓 GDDR6 的應用範圍更廣泛，不僅限於繪圖方面

美國愛達荷州博伊西 (2018 年 1 月 23 日) - 全球記憶體與儲存裝置的領導廠商美光科技公司 (NASDAQ 股票代碼：MU) 宣布，將與 Rambus Inc.、Northwest Logic 及 Avery Design 合作，為全球速度最快的分離式記憶體 GDDR6 提供全面性的解決方案。此項首創的解決方案，將能在高效能網路、自動駕駛、人工智慧，以及 5G 基礎設施等先進應用中使用 GDDR6。

GPU 業者推出的前幾代 GDDR 記憶體，僅著重於繪圖市場，雖然使繪圖顯示卡和遊戲機設計能運用 GDDR 在效能方面的顯著優勢，但由於沒有開發出必要的構建模塊，所以無法被採用在其它應用上。

而此項全面性解決方案結合了各方長才以解決此問題，使 GDDR6 的適用範圍和效益遠遠超出傳統繪圖顯示卡市場。解決方案包括：

- [GDDR6 記憶體 \(Micron \)](#)
- [GDDR6 PHY \(Rambus \)](#)
- [GDDR6 控制器 \(Northwest Logic \)](#)
- [GDDR6 驗證 IP \(Avery Design \)](#)

速度高達 64GB/s 的 GDDR6，已大幅超越目前速度最快的 DDR4。此種超越以往的單晶片效能水準，是採用經驗證的產業標準 BGA 封裝，使用市場上最具延展性的高速分離式記憶體，為設計人員提供一個功能強大、具成本效益，且風險較低的解決方案。若需要更多資訊，請造訪 www.micron.com。

美光運算與網路業務部門副總裁 Tom Eby 表示，「去年 10 月，我們在 Linley 處理器大會上發布了網路適用的 GDDR6N，立即受到汽車產業客戶的注意，美光持續運用在繪圖記憶體方面的豐富經驗和領先優勢。此項解決方案將可發揮 GDDR6 的性能，創造出新一代令人期待的創新產品。」

Rambus 記憶體與介面部門資深副總裁暨總經理 Luc Seraphin 表示，「我們很高興能與記憶體合作夥伴攜手，提供最佳的 GDDR6 記憶體解決方案。GDDR6 提供的高頻寬最早是為高性能顯示卡而設計，而使其成為人工智慧、ADAS (先進駕駛輔助系統) 及高速網路等其他數據密集應用的理想選擇。我們在高速介面設

計領域已累積近三十年的經驗，很自豪是第一家為 GDDR6 提供 PHY 解決方案的 IP 供應商，奠定我們在產業標準的領先地位。」

Northwest Logic 總裁 Brian Daellenbach 指出，「Northwest Logic 調整旗下廣泛使用、經過矽驗證的記憶體控制器解決方案，以支援 GDDR6 記憶體。此項完全可配置、高性能的 GDDR6 控制器，將與 Rambus GDDR6 PHY 進行全面整合、驗證和交付，讓客戶能快速、可靠地建立 GDDR6 設計。」

Avery Design 銷售與行銷部門副總裁 Chris Browy 指出，「Avery 為支援 GDDR6，擴展了其經過長期考驗的記憶體模型。這些模型提供性能極佳的監視功能，並擁有其他記憶體業者模型沒有的功能。Avery GDDR6 記憶體模型將可讓基於 GDDR6 的 SoC 設計，快速並有效地獲得可靠驗證和性能優化。」

關於 Micron (簡稱“美光”)

美光為創新記憶體和儲存解決方案的領導廠商。美光的全球品牌 Micron®、Crucial® 和 Ballistix® 擁有廣泛的高性能記憶體和儲存技術產品組合，其中包括 DRAM、NAND、NOR Flash 和 3D XPoint™ 記憶體，它們都正在改變世界使用資訊的方式，使人們的生活更豐富，以將近 40 年的技術領導地位為後盾，美光的記憶體和儲存解決方案可支援在雲端運算、數據中心、網路和行動裝置等關鍵市場領域具顛覆性的最新趨勢，包括人工智慧、機器學習和自動駕駛。美光的普通股在 NASDAQ 上市交易，其股票代碼為 MU。欲知更多美光相關資訊，請至 www.micron.com。

關於 Rambus Inc.

Rambus 致力於使資料能更快速安全地傳遞，而創造出創新的軟硬體和服務，以提升從資料中心到行動邊緣領域的技術。我們的記憶體與介面部門開發的產品和服務，能解決通信及資料中心運算市場，在功耗、性能與容量方面的難題。Rambus 強化了與標準的相容性，以及客製化的記憶體和串行鏈路解決方案，包括晶片、架構、記憶體和 SerDes 介面、IP 驗證工具，以及系統和 IC 設計服務。我們與業界合作，並與頂尖的晶片和系統設計人員、代工廠及服務供應商合作。我們的產品可使用在數百億件設備和系統中，為大數據、物聯網 (IoT) 安全、行動支付與智慧票務等多種應用提供支援和安全保障。若需要更多資訊，請造訪 rambus.com。

關於 Northwest Logic

1995 年成立，位於俄勒岡州比佛頓市的 Northwest Logic，主要提供經過矽驗證且易用的高性能 IP 核心，包括高性能 PCI Express 解決方案 (PCI Express 4.0 / 3.0 / 2.1 / 1.1 核心、DMA 核心 (GDDR6、HBM2、DDR4 / 3、LPDDR4 / 3、MRAM) 和 MIPI 解決方案 (CSI-2、DSI-2、DSI)。這些解決方案可支援包括 ASICs、Structured ASICs 及 FPGAs 的眾多平台。若需要更多資訊，請造訪 www.nwlogic.com。

關於 Avery Design Systems

1999 年成立的 Avery Design Systems, Inc.，使用正規分析應用程式進行闡級 X 悲觀驗證，以及真正的 X 根本原因與序列回溯，並針對 PCI Express、CCIX、Gen-Z、USB、AMBA、UFS、MIPI CSI / DSI、I3C、DDR / LPDDR、HBM、ONFI / Toggle、NVM Express、SATA、AHCI、SAS、eMMC、SD / SDIO、CAN FD 及 FlexRay 標準，採用從核心到晶片級健全的驗證 IP，協助系統和 SoC 設計團隊大幅提升功能驗證的生產力。Avery Design 與頂尖 IP 供應商已建立多個 Avery Design VIP 合作夥伴計畫。若需要更多資訊，請造訪 www.avery-design.com。

###

©2018 Micron Technology, Inc. 版權所有。資訊、產品及 / 或規格若有修改，恕不另行通知。所有資料提供係根據「現狀」處理，不提供任何形式的擔保。附圖可能未按比例繪製。Micron、Micron 標誌及所有其它 Micron 商標為 Micron Technology, Inc. 的資產。所有其他商標則為其個別持有人之財產。

聯絡人

台灣媒體關係 Dora Tou dorat@micron.com +886 905 626 855	全球媒體關係 Marc Musgrove mmusgrove@micron.com +1 (208) 363-2405	投資人關係 Shanye Hudson shudson@micron.com +1 (208) 492-1205
--	--	---